

LABORATORUL 4

STUDIUL PORȚILOR LOGICE FUNDAMENTALE „ȘI-NU-logic”/ „SAU-NU-logic”

4.1 OBIECTIVE

După parcurgerea acestui laborator studentul trebuie să poată::

1. Să reușească să completeze tabelul de adevăr al funcțiilor „ȘI-NU” / „SAU-NU”;
2. Să deseneze simbolul porților „ȘI-NU” / „SAU-NU”;
3. Să scrie ecuațiile booleene corespunzătoare funcțiilor „ȘI-NU” / „SAU-NU”.

4.2 INTRODUCERE TEORETICĂ

Structura internă a circuitului integrat SN 7400N (CDB 400E – varianta românească) este prezentată în figura 4.1. Se observă că în structura lui intră 4 porți de tipul „ȘI-NU” ca și la integratele prezentate până acum (excepție făcând circuitul SN 7404, care conține 6 porți inversoare), pinul 7 fiind masa, iar pinul 14 alimentarea.

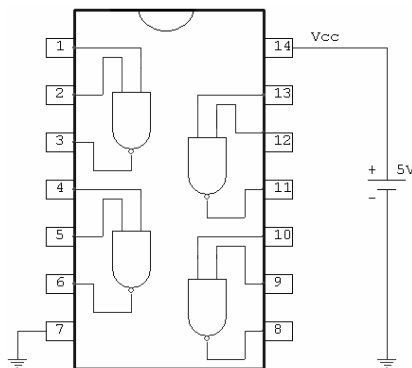


Figura 4.1



CLAUDIU LUNG
ȘTEFAN ONIGA

RADU JOIAN
CIPRIAN GAVRINCEA

CIRCUITE INTEGRATE DIGITALE

Îndrumător de laborator

